

Ćwiczenie nr 5

Temat: **SYNTEZA LICZNIKÓW ASYNCHRONICZNYCH.**

I. Przygotowanie teoretyczne do ćwiczeń:

1. Definicja licznika asynchronicznego zbudowanego z przerzutników.
2. Znajomość tablicy stanów i tablicy przejść **przerzutnika typu D** (wg. J. Pieńkoś, J. Turczyński, *Układy scalone TTL w systemach cyfrowych - tablica charakterystyczna i tablica stanów (tablica wzbudzeń)*).
3. Znajomość tablicy stanów i tablicy przejść **przerzutnika typu JK** (wg. J. Pieńkoś, J. Turczyński, *Układy scalone TTL w systemach cyfrowych - tablica charakterystyczna i tablica stanów (tablica wzbudzeń)*).
4. **Znajomość podstaw metody syntezy liczników asynchronicznych przy wykorzystaniu przerzutników D, JK i podstawowych bramek.**

II. Zadania, które będą wykonywane na zajęciach laboratoryjnych:

1. Zaprojektowanie, uruchomienie i przetestowanie licznika asynchronicznego liczącego w kodzie x zbudowanego z przerzutników typu D.
2. Zaprojektowanie, uruchomienie i przetestowanie licznika asynchronicznego liczącego w kodzie x zbudowanego z przerzutników typu JK.