

Ćwiczenie nr 4

Temat: **SYNTEZA LICZNIKÓW SYNCHRONICZNYCH.**

I. Przygotowanie teoretyczne do ćwiczeń:

1. Definicja licznika synchronicznego zbudowanego z przerzutników.
2. Znajomość tablicy stanów i tablicy przejść **przerzutnika typu D** (wg. J. Pieńkoś, J. Turczyński, *Układy scalone TTL w systemach cyfrowych* - tablica charakterystyczna i tablica stanów (tablica wzbudzeń)).
3. Znajomość tablicy stanów i tablicy przejść **przerzutnika typu JK** (wg. J. Pieńkoś, J. Turczyński, *Układy scalone TTL w systemach cyfrowych* - tablica charakterystyczna i tablica stanów (tablica wzbudzeń)).
4. **Znajomość podstaw metody syntezy liczników synchronicznych przy wykorzystaniu przerzutników D, JK i podstawowych bramek.**

II. Zadania, które będą wykonywane na zajęciach laboratoryjnych:

1. Zaprojektowanie, uruchomienie i przetestowanie licznika synchronicznego liczącego w kodzie x (np. w kodzie realizowanym na zajęciach z cw1) zbudowanego z przerzutników typu D.
2. Zaprojektowanie, uruchomienie i przetestowanie licznika synchronicznego liczącego w kodzie x (np. w kodzie realizowanym na zajęciach z cw1) zbudowanego z przerzutników typu JK.