

**Instrukcja postępowania przy projektowaniu schematu ideowego układu cyfrowego oraz programowaniu układu FPGA Spartan-6 na płycie Nexys3.**

**ver. 2017.12.20-1**

1. Instalacja oprogramowania Xilinx Design Tools – ISE Design Suite – ISE Design Tools
2. Tutorial Nexys3 – [http://www.ece.utah.edu/~kalla/ECE3700/ISE-Tutorial\\_Nexy3\\_Full.pdf](http://www.ece.utah.edu/~kalla/ECE3700/ISE-Tutorial_Nexy3_Full.pdf)
3. Nexys3 I/O (piny) – strona 18 – [https://reference.digilentinc.com/\\_media/reference/programmable-logic/nexys-3/nexys3\\_rm.pdf](https://reference.digilentinc.com/_media/reference/programmable-logic/nexys-3/nexys3_rm.pdf)